

Docket No.: 8733.824.00-US  
(PATENT)

**IN THE UNITED STATES PATENT AND TRADEMARK OFFICE**

In re Patent Application of:  
Do-Sung KIM et al.

Confirmation No.: TBA

Application No.: TBA

Group Art Unit: TBA

Filed: September 10, 2003

Examiner: TBA

For: LIQUID CRYSTAL DISPLAY DEVICE AND  
A MANUFACTURING METHOD FOR THE  
SAME

Customer No.: 30827

**CLAIM FOR PRIORITY AND SUBMISSION OF DOCUMENTS**

Commissioner for Patents  
P.O. Box 1450  
Alexandria, VA 22313-1450

Dear Sir:

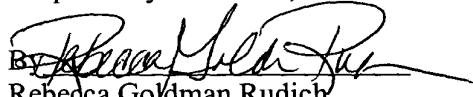
Applicant hereby claims priority under 35 U.S.C. 119 based on the following prior foreign application filed in the following foreign country on the date indicated:

<u>Country</u>	<u>Application No.</u>	<u>Date</u>
Korea	10-2002-88065	December 31, 2002
Korea	10-2002-88288	December 31, 2002

In support of this claim, certified copies of the said original foreign applications are filed herewith.

Dated: September 10, 2003

Respectfully submitted,

  
By Rebecca Goldman Rudich  
Registration No.: 41,786  
MCKENNA LONG & ALDRIDGE LLP  
1900 K Street, N.W.  
Washington, DC 20006  
(202) 496-7500  
Attorneys for Applicant



**30827**

PATENT TRADEMARK OFFICE

대한민국 특허청  
KOREAN INTELLECTUAL  
PROPERTY OFFICE

별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto  
is a true copy from the records of the Korean Intellectual  
Property Office.

출원번호 : 10-2002-0088288  
Application Number

출원년월일 : 2002년 12월 31일  
Date of Application DEC 31, 2002

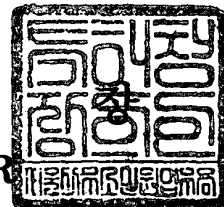
출원인 : 엘지.필립스 엘시디 주식회사  
Applicant(s) LG.PHILIPS LCD CO., LTD.



2003      년      04      월      02      일

특      허      청

COMMISSIONER



## 【서지사항】

【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【참조번호】	0094
【제출일자】	2002.12.31
【발명의 명칭】	액정 표시 장치 및 그의 제조 방법
【발명의 영문명칭】	liquid crystal display device and manufacturing method of the same
【출원인】	
【명칭】	엘지 .필립스엘시디(주)
【출원인코드】	1-1998-101865-5
【대리인】	
【성명】	정원기
【대리인코드】	9-1998-000534-2
【포괄위임등록번호】	1999-001832-7
【발명자】	
【성명의 국문표기】	김도성
【성명의 영문표기】	KIM,DO SUNG
【주민등록번호】	691115-1024419
【우편번호】	730-768
【주소】	경상북도 구미시 송정동 삼성장미아파트 2-1506
【국적】	KR
【발명자】	
【성명의 국문표기】	김도연
【성명의 영문표기】	KIM,DO YEON
【주민등록번호】	731220-1105520
【우편번호】	601-061
【주소】	부산광역시 동구 범일1동 62-720 한성기린 아파트 나동 2419호
【국적】	KR
【취지】	특허법 제42조의 규정에 의하여 위와 같이 출원합니다. 다 리인 기 (인)

**【수수료】**

【기본출원료】 20 면 29,000 원

【가산출원료】 10 면 10,000 원

【우선권주장료】 0 건 0 원

【심사청구료】 0 항 0 원

【합계】 39,000 원

【첨부서류】 1. 요약서·명세서(도면)\_1통

**【요약서】****【요약】**

본 발명은 광시야각을 구현하는 액정표시장치와 그 제조방법에 관한 것이다.

상세히는, 고 개구율 및 광시야각을 구현하기 위한 액정표시장치와 그 제조방법에 관한 것이다.

화소영역을 다중 영역(multi-domain)으로 분할하기 위해 화소영역에 다수의 슬릿패턴 또는 유기막 패턴을 형성하게 된다. 이때, 유기막 패턴 또는 슬릿패턴은 개구율을 저하하는 가장 큰 원인이 되고 있다.

이를 해결하기 위해, 상기 화소영역을 분할할 때 일부영역만 분할 하고 나머지 영역은 분할하지 않는다.

이러한 구성은 서로 대칭성을 가지는 도메인의 영역이 반드시 동일한 크기를 갖지 않아도 콘트라스트 또는 계조반전 특성에 영향을 받지 않기 때문에 가능하다.

따라서, 화소영역의 특정부분만 분할하고 나머지 영역은 상기 슬릿 패턴 또는 유기막 패턴을 구성하지 않음으로써, 고개구율을 확보할 수 있는 장점이 있다.

**【대표도】**

도 5

## 【명세서】

## 【발명의 명칭】

액정 표시 장치 및 그의 제조 방법{liquid crystal display device and manufacturing method of the same}

## 【도면의 간단한 설명】

도 1은 일반적인 액정표시장치를 개략적으로 도시한 분해 사시도이고,

도 2는 종래에 따른 광시야각 모드를 구현하기 위한 액정표시장치용 어레이기판의 한 화소를 개략적으로 도시한 확대 평면도이고,

도 3은 도 2의 III-III'을 따라 절단한 단면도이고,

도 4는 본 발명의 제 1 실시예에 따른 액정표시장치용 어레이기판의 한 화소를 도시한 확대 평면도이고,

도 5는 도 4의 IV-IV', V-V'를 따라 절단한 단면도이다.

도 6a 내지 도 6c는 도 4의 IV-IV', V-V'를 절단하여, 본 발명의 공정 순서에 따라 도시한 공정 단면도이다.

도 7은 본 발명의 제 2 실시예에 따른 액정표시장치용 어레이기판의 한 화소를 도시한 확대 평면도이다.

< 도면의 주요 부분에 대한 부호의 설명 >

100 : 기판

102 : 게이트 배선

104 : 게이트 전극      110 : 액티브층  
 120 : 소스 전극      122 : 드레인 전극  
 124 : 데이터 배선      130 : 화소전극  
 208 : 유기막 패턴

### 【발명의 상세한 설명】

### 【발명의 목적】

### 【발명이 속하는 기술분야 및 그 분야의 종래기술】

- <14>      본 발명은 액정 표시 장치에 관한 것으로서 특히, 광시야각(wide viewing angle) 및 고개구율을 구현하는 액정표시장치와 그 제조방법에 관한 것이다.
- <15>      일반적으로, 액정표시장치는 액정분자의 광학적 이방성과 복굴절 특성을 이용하여 화상을 표현하는 것으로, 전계가 인가되면 액정의 배열이 달라지고 달라진 액정의 배열 방향에 따라 빛이 투과되는 특성 또한 달라진다.
- <16>      일반적으로, 액정표시장치는 전계 생성 전극이 각각 형성되어 있는 두 기판을 두 전극이 형성되어 있는 면이 마주 대하도록 배치하고 두 기판 사이에 액정 물질을 주입한 다음, 두 전극에 전압을 인가하여 생성되는 전기장에 의해 액정 분자를 움직이게 함으로써, 이에 따라 달라지는 빛의 투과율에 의해 화상을 표현하는 장치이다.
- <17>      도 1은 일반적인 액정표시장치를 개략적으로 나타낸 도면이다.
- <18>      도시한 바와 같이, 일반적인 컬러 액정표시장치(11)는 서브 컬러필터(8)와

각 서브 컬러필터(8)사이에 구성된 블랙 매트릭스(6)를 포함하는 컬러필터(7)와 상기 컬러필터(7)의 상부에 증착된 공통전극(18)이 형성된 상부기판(5)과, 화소영역(P)이 정의되고 화소영역에는 화소전극(17)과 스위칭소자(T)가 구성되며, 화소영역(P)의 주변으로 어레이배선이 형성된 하부기판(22)과, 상부기판(5)과 하부기판(22) 사이에는 액정(14)이 충전되어 있다.

<19>       상기 하부기판(22)은 어레이기판(array substrate)이라고도 하며, 스위칭 소자인 박막트랜지스터(T)가 매트릭스형태(matrix type)로 위치하고, 이러한 다수의 박막트랜지스터(TFT)를 교차하여 지나가는 게이트배선(13)과 데이터배선(15)이 형성된다.

<20>       이때, 상기 화소영역(P)은 상기 게이트배선(13)과 데이터배선(15)이 교차하여 정의되는 영역이며, 상기 화소영역(P)상에는 전술한 바와 같이 투명한 화소전극(17)이 형성된다.

<21>       상기 화소전극(17)은 인듐-틴-옥사이드(indium-tin-oxide : ITO)와 같이 빛의 투과율이 비교적 뛰어난 투명 도전성금속을 사용한다.

<22>       상기 화소전극(17)과 병렬로 연결된 스토리지 캐패시터(C)가 게이트 배선(13)의 상부에 구성되며, 스토리지 캐패시터(C)의 제 1 전극으로 게이트 배선(13)의 일부를 사용하고, 제 2 전극으로 소스 및 드레인 전극과 동일층 동일물질로 형성된 아일랜드 형상의 소스/드레인 금속층(30)을 사용한다.

<23>       이때, 상기 소스/드레인 금속층(30)은 화소전극(17)과 접촉되어 화소전극의 신호를 받도록 구성된다.



- <24> 전술한 바와 같이 구성된 액정표시장치용 어레이기판은 기판의 상하로 분포한 전계에 의해 액정이 배향하는 특성을 가지므로, 특히 TN모드의 액정을 사용할 경우에는 시야각이 극히 좁다.
- <25> 종래에는 이러한 문제를 해결하기 위해, 화소를 대칭성을 가지는 두 개의 영역으로 구성하여 각 영역에 대응하는 액정집단(이하, 도메인이라 칭함)의 배향 방향이 서로 대칭을 이루도록 하여 광시야각을 구현하는 방법이 제안되었다.
- <26> 이하, 도 2와 도 3을 참조하여, 광시야각을 구현하는 종래에 따른 액정표시장치용의 구성을 설명한다.
- <27> 이하, 도 2는 종래에 따른 액정표시장치용 어레이 구성을 개략적으로 도시한 평면도이고, 도 3은 도 2의 III-III'을 따라 절단하여, 이를 참고로 구성한 액정표시장치의 단면도이다.(편의상 도 2와 도 3을 동시에 참고하여 설명한다.)
- <28> 도시한 바와 같이, 제 1 기판(50)과 제 2 기판(70)이 소정간격 이격 하여 구성되며, 상기 제 1 기판(50)의 마주보는 일면에는 서로 수직하게 교차하여 화소영역(P)을 정의하는 게이트 배선(52)과 데이터 배선(54)이 구성되고, 상기 두 배선(52,54)의 교차지점에는 게이트 전극(56)과 액티브층(58)과 소스 전극(60)과 드레인 전극(62)을 포함하는 박막트랜지스터(T)가 구성된다.
- <29> 상기 화소 영역(P)에는 상기 드레인 전극(62)과 접촉하는 화소 전극(64)이 구성되며, 상기 화소 전극(64)의 가장자리에는 주변 전극(66)이 구성된다.

- <30>       상기 제 2 기관(70)의 마주보는 일면에는 상기 박막트랜지스터(T)와 게이트 배선(52)과 데이터 배선(54)에 대응하여 블랙매트릭스(72)가 구성되고, 상기 화소 영역(P)에는 적색과 녹색과 청색을 표현하는 컬러필터(74a,b,c)가 구성된다.
- <31>       상기 블랙매트릭스(72)와 컬러필터(74a,b,c)의 표면에는 투명한 공통전극(76)이 구성되고, 상기 공통전극(76)의 하부에는 상기 화소 영역(P)의 가로방향에 대응하여 구성된 유기막 패턴(78)이 구성된다.
- <32>       전술한 구성에서, 상기 유기막 패턴(78)과 주변전극(66)은 상기 화소전극(64)과 공통전극(76)사이에 발생하는 전계(E)를 왜곡하는 프린지 필드(fringe field)를 형성하는 역할을 하게 된다.
- <33>       따라서, 유기막 패턴(78)을 중심으로 액정(80)들이 서로 다른 배향성을 가지고 있기 때문에 액정의 초기배향을 결정하는 러빙 공정을 두 번 이상 하지않더라도 액정분자의 배향 방향이 다른 두 영역(A,B)을 형성할 수 있다.
- <34>       그러나, 전술한 구성에서 상기 주변 전극(66)은 상기 화소 전극(64)과 동일층 동일물질로 구성되기 때문에, 공정 오차가 발생하였을 경우, 상기 화소 전극(64)과 주변전극(66)사이에 단락이 발생할 수 있다.
- <35>       이러한 문제를 피하기 위해서는 상기 화소 및 주변 전극(64,66) 사이에 충분한 이격 거리를 두어야 한다.
- <36>       그러나, 이와 같은 구성은 화소 영역(P)에 대하여 개구율을 잠식하는 구조이므로 액정표시장치의 개구율이 크게 저하되는 문제가 있다.

<37> 또한, 전술한 바와 같이 화소영역을 분할하여 광시야각을 확보하는 구성에서는 상기 영역을 다중 분할 할수록 안정된 동작을 하게 된다.

<38> 만약 이와 같이 한다면, 상기 영역을 다중 분할하기 위한 슬릿 패턴을 많이 사용하여야 하기 때문에 그만큼 개구율을 감소시키는 문제가 있다.

#### 【발명이 이루고자 하는 기술적 과제】

<39> 본 발명은 전술한 바와 같은 종래의 문제점을 해결하기 위해 제안된 것으로, 화소 영역의 특정한 부분만을 다중 분할하고 나머지 영역은 TN 모드를 사용하게 된다.

<40> 이는 다중 분할하는 수단인 슬릿패턴의 수를 줄여 개구율을 확보하기 위한 것을 목적으로 한다.

#### 【발명의 구성 및 작용】

<41> 상기한 목적을 달성하기 위한 본 발명에 따른 액정 표시 장치용 어레이기판은 서로 이격하여 구성되고 분할영역과 일반영역으로 구성된 화소영역이 정의된 기판과; 상기 기판 상에 상기 화소영역의 일 측을 따라 연장된 게이트 배선과, 상기 게이트 배선과 수직하게 구성된 데이터 배선과; 상기 화소영역의 일 측에 위치하고, 게이트 전극과 액티브층과 소스 전극과 드레인 전극을 포함하는 박막트랜지스터와; 상기 분할영역 상에 구성된 주변전극과; 상기 드레인 전극과 접촉하면서 상기 화소영역에 위치하고, 상기 적어도 하나의 주변전극 부분에 대응하여 슬릿이 구성된 화소전극을 포함한다. 이때, 상기 주변전극은 지그재그 형상으로 구성할 수 있다.

- <42>      상기 슬릿은 상기 지그재그 형상 중 대각선 방향으로 구성된 부분에 대응하여 구성된다.
- <43>      상기 드레인 전극은 화소영역의 가로방향으로 연장되어 구성된다.
- <44>      상기 소스전극은 "U"형상이고, 상기 드레인 전극은 소스 전극 내에 이와 이격되어 구성된 막대 형상으로 구성한다.
- <45>      상기 분할 영역은 전기장 왜곡방향이 서로 대칭되는 영역(2도메인 영역)으로 구성된다.
- <46>      상기 게이트 배선은 상기 일반영역에서 발생하는 전계의 왜곡수단이다.
- <47>      본 발명의 특징에 따른 액정표시장치용 어레이기판 제조방법은 기판 상에 분할영역과 일반영역으로 구성된 화소영역을 정의하는 단계와; 상기 기판 상에 상기 화소영역의 일 측을 따라 연장된 게이트 배선과, 상기 게이트 배선과 수직하게 구성된 데이터 배선을 형성하는 단계와; 상기 화소영역의 일 측에 위치하고, 게이트 전극과 액티브층과 소스 전극과 드레인 전극을 포함하는 박막트랜지스터를 형성하는 단계와; 상기 분할영역에 대응하여, 주변전극을 형성하는 단계와; 상기 드레인 전극과 접촉하면서 상기 화소영역에 위치하고, 상기 적어도 하나의 주변전극 부분에 대응하여 슬릿이 구성된 화소전극을 형성하는 단계를 포함한다.
- <48>      본 발명의 특징에 따른 액정표시장치는 서로 이격 하여 구성되고 분할영역과 일반영역으로 구성된 화소영역이 정의된 제 1 및 제 2 기판과; 상기 제 1 기판 상에 상기 화소영역의 일 측을 따라 연장된 게이트 배선과, 상기 게이트 배선과 수직하게 구성된 데이터 배선과; 상기 화소영역의 일 측에 위치하고, 게이트 전극과 액티브층과 소스 전극

과 드레인 전극을 포함하는 박막트랜지스터와; 상기 분할영역에 대응하여 구성된 주변전극과; 상기 드레인 전극과 접촉하면서 상기 화소영역에 위치하고, 상기 적어도 하나의 주변전극 부분에 대응하여 슬릿이 구성된 화소전극과;

<49>       상기 제 2 기판 상에 구성된 블랙매트릭스와; 상기 화소영역에 대응하여 구성된 컬러필터와; 상기 컬러필터의 상부에 구성된 공통전극과; 상기 공통 전극의 상부에 구성되고, 상기 슬릿이 구성되지 않은 주변전극에 대응하여 상기 분할영역의 둘레에 구성된 유기막 패턴을 포함한다.

<50>       상기 드레인 전극은 화소영역의 가로방향으로 연장되어 구성되며, 상기 소스전극은 "U"형상이고, 상기 드레인 전극은 소스 전극 내에 이와 이격되어 구성된 막대 형상이다.

<51>       본 발명의 특징에 따른 액정표시장치 제조방법은 서로 이격 하여 구성된 제 1 및 제 2 기판에 분할영역과 일반영역으로 구성된 화소영역을 정의하는 단계와; 상기 제 1 기판 상에 상기 화소영역의 일 측을 따라 연장된 게이트 배선과, 상기 게이트 배선과 수직하게 제 2 데이터 배선을 형성하는 단계와; 상기 화소영역의 일 측에 위치하고, 게이트 전극과 액티브층과 소스 전극과 드레인 전극을 포함하는 박막트랜지스터를 형성하는 단계와; 상기 분할영역에 대응하여 주변전극을 형성하는 단계와; 상기 드레인 전극과 접촉하면서 상기 화소영역에 위치하고, 상기 적어도 하나의 주변전극 부분에 대응하여 슬릿이 구성된 화소전극을 형성하는 단계와; 상기 제 2 기판 상에 블랙매트릭스를 형성하는 단계와; 상기 화소영역에 대응하여 컬러필터를 형성하는 단계와; 상기 컬러필터의 상부에 공통전극을 형성하는 단계와; 상기 공통 전극의 상부에 구성되고, 상기 슬릿이 구

성되지 않은 주변전극에 대응하여 상기 분할영역의 둘레에 유기막 패턴을 형성하는 단계를 포함한다.

<52> 본 발명의 다른 특징에 따른 액정표시장치는 서로 이격 하여 구성되고 분할영역과 일반영역으로 구성된 화소영역이 정의된 제 1 및 제 2 기판과; 상기 제 1 기판 상에 상기 화소영역의 일 측을 따라 연장된 게이트 배선과, 상기 게이트 배선과 수직하게 구성된 데이터 배선과; 상기 화소영역의 일 측에 위치하고, 게이트 전극과 액티브층과 소스 전극과 드레인 전극을 포함하는 박막트랜지스터와; 상기 분할영역에 대응하여, 가로방향으로 이격하여 구성된 가로 전극과, 가로 전극을 하나로 연결하면서 상기 데이터 배선의 하부에서 일방향으로 연장된 수직전극으로 구성된 주변전극과; 상기 드레인 전극과 접촉하면서 상기 화소영역에 위치하고, 상기 가로전극에 대응하여 슬릿이 구성된 화소전극과; 상기 제 2 기판 상에 구성된 블랙매트릭스와; 상기 화소영역에 대응하여 구성된 컬러필터와; 상기 컬러필터의 상부에 구성된 투명한 공통전극과; 상기 공통전극 상부에 구성되고, 상기 슬릿패턴의 이격된 영역 마다 대응되어 동일한 대각선 방향으로 구성된 유기막 패턴을 포함한다.

<53> 이하, 도 4와 도 5을 참조하여, 본 발명에 따른 액정 표시 장치의 구성에 대해 상세히 설명한다.

<54> 먼저, 도 4는 본 발명의 실시예에 따른 액정 표시 장치용 어레이 기판의 평면도이다.(설명의 편의를 위해, 상부기판에 구성되는 유기막 패턴을 동시에 표현함)

<55> 도 4에 도시한 바와 같이, 기판(100) 상에 제 1 방향으로 연장된 게이트 배선(102)을 형성하고, 상기 게이트 배선(102)과 수직하게 교차하여 화소영역(P)을 정의하는 데이터 배선(124)을 제 2 방향으로 연장 형성한다.

- <56>      상기 두 배선(102,124)의 교차지점에는 상기 게이트 배선(102)과 연결된 게이트전극(104)에 구성되고, 상기 데이터 배선의 하부로 연장된 액티브층(110)과, 상기 데이터 배선(124)과 연결된 소스 전극(120)과 이와 이격된 드레인 전극(122)을 포함하는 박막트랜지스터(T)를 형성한다.
- <57>      이때, 상기 소스 전극(120)은 "U"형상으로 구성하고, 상기 드레인 전극(122)은 상기 소스 전극(120)의 내부에서 이와 평행하게 이격하여 구성함으로써, 상기 소스 및 드레인 전극(120,122)사이에 노출된 액티브층(110)은 "U"형상으로 구성된다.
- <58>      이와 같은 형상은 액티브층의 너비대 길이비(W/L)를 크게하여, 캐리어의 이동도를 빠르게 할 수 있으므로 상기 박막트랜지스터(T)의 동작을 개선할 수 있다.
- <59>      상기 화소영역(P)에는 상기 드레인 전극(122)과 접촉하는 화소전극(130)을 형성한다.
- <60>      전술한 구성에서, 상기 화소영역의 특정한 부분(F2)만이 다중 영역으로 분할되고 나머지 영역(F1)은 일반적인 TN모드처럼 사용된다.
- <61>      이때, 영역이 다중 분할되는 부분(F2)은 영역을 다중분할 하기 위해 주변전극(206)을 서로 다른 대각선 방향으로 연속하여 구성된 지그재그 형상으로 구성하고, 이중 서로 동일한 대각선 방향으로 기울어진 주변전극(106)에 대응하여 상기 화소전극의 일부를 제거한 슬릿(S)을 형성하고, 슬릿이 형성되지 않은 나머지 주변전극에 대응하여는 상부기판에 유기막 패턴(208)을 구성한다.

- <62> 또한, 상기 유기막 패턴(208)은 다중 분할되는 화소영역(F2)의 둘레에도 배치한다.  
또한 상기 유기막 패턴(208)은 상기 데이터 배선(124)을 따라 연장된 형상으로 구성한다.
- <63> 전술한 구성을 통해, 화소 영역(P)은 전계가 서로 대칭되는 방향으로 분포하는 다중분할 영역으로 구성될 수 있으며, 다중 분할되는 화소영역의 둘레에 상기 유기막 패턴(208)을 구성하는 것은 전계 왜곡 방향이 안정되도록 하기 위한 것이다.
- <64> 전술한 바와 같이, 특정한 부분만을 다중 분할하는 방식은 개구율을 잠식하는 원인인 주변전극과 슬릿의 개수를 줄일 수 있기 때문에 그만큼 개구율을 확보 할 수 있다.
- <65> 이러한 구성은, 거시적으로 화소영역(P)의 내부에 서로 대칭되는 영역의 면적이 비대칭적으로 구성되지만 이는 시야각 특성이나 제조 반전 특성에는 영향을 미치지 않기 때문에 이러한 구성이 가능하다.
- <66> 전술한 구성에서, 특별히 표시는 하지 않았지만, 상기 화소전극(130)과 그 하부의 주변전극(106)은 보조 용량부를 구성한다.
- <67> 이하, 도 5를 참조하여, 본 발명에 따른 액정표시장치의 단면 구성을 설명한다.
- <68> 도 5는 도 4의 IV-IV', V-V'를 따라 절단하여, 이를 참조로 구성한 액정표시장치의 단면도이다.
- <69> 도시한 바와 같이, 본 발명에 따른 액정표시장치(99)는 분할영역(F2)과 일반영역(F1)으로 구성된 화소영역(P)을 정의한 기판이 제 1 기판(100)과 제 2 기판(200)을 서로 이격하여 구성되고, 상기 제 1 기판(100)의 마주보는 일면에는 화소영역(P)의 일측에 게



이트 전극(104)과 액티브층(110a)과 오믹 콘택층(110b)과 소스 전극(120)과 드레인 전극(122)을 포함하는 박막트랜지스터(T)를 구성한다.

<70>      상기 화소영역(P)중 분할영역(F2)에는 서로 대칭되는 대각선 방향으로 연속하여 구성된 지그재그 형상의 주변전극(106)을 구성한다.

<71>      상기 게이트 전극(104)과 연결되어 게이트 전극(104)에 신호를 절단하는 게이트배선(102)과 상기 주변전극(106)은 동일층 동일물질로 구성된다.

<72>      상기 게이트 배선(102)과 게이트 절연막(108)을 사이에 두고 수직하게 구성되는 데이터배선(124)을 화소영역(P)의 일측과 타측에 서로 평행하게 구성한다.

<73>      상기 박막트랜지스터(T)와 데이터 배선(124)의 전면에 보호막(126)을 형성하고, 상기 화소영역(P)에 대응하는 보호막(126)의 상부에 투명 화소전극(130)을 구성한다.

<74>      상기 화소전극(130)은 상기 드레인 전극(122)과 접촉하며, 상기 주변전극(106)에 대응하는 화소전극(130)을의 일부를 제거한 슬릿패턴(S)을 포함한다.

<75>      즉, 상기 슬릿패턴(S)은 상기 지그재그형상의 주변 전극 중 동일한 대각선 방향으로 기울어진 부분에 대응하여 구성한다.

<76>      이때, 슬릿 패턴은 화소영역의 일부 영역(F2)으로 제한하여 구성한다.

<77>      상기 제 2 기관(200)의 마주보는 일면에는 상기 박막트랜지스터(T)와 게이트 배선(102)과 데이터 배선(124)에 대응하여 블랙매트릭스(202)를 구성하고, 상기 화소영역(P)에 대응하는 면에는 컬러필터(204)를 구성한다.

<78>      상기 블랙매트릭스(202)와 컬러필터(204)의 전면에는 상기 화소전극(130)과 함께 전기장을 유도하는 투명 공통전극(206)을 구성한다.

- <79>      상기 공통전극(206)의 상부에는 유기절연물질을 도포하고 패터하여, 상기 슬릿패턴이 형성되지 않은 부분의 주변전극의 상부에 이와 동일한 기울기를 가지도록 유기막 패턴(208)을 구성하고, 동시에 분할영역(F2)의 주변영역에 대응하여 유기막 패턴(208)을 구성한다.
- <80>      이로써, 상기 슬릿 패턴(S)과 유기막 패턴(208)과 주변전극(106)으로 인해 상기 전계분포의 왜곡방향이 서로 대칭성을 가지는 영역이 다수개 형성될 수 있다.
- <81>      이때, 본 발명의 특징은 상기 다수의 분할영역을 유도하는 슬릿패턴(S)과 유기막 패턴(208)과 주변전극(106)의 구성을 일부 영역(F2)으로 제한하여 구성하고, 그 외의 영역(F1)은 슬릿패턴과 유기막 패턴을 제거하여 큰 면적으로 형성한다.
- <82>      이하, 도 6a 내지 도 6c를 참조하여, 본 발명에 따른 액정표시장치용 어레이기판의 제조공정을 공정 순서에 따라 도시한 공정 단면도이다.
- <83>      도 6a에 도시한 바와 같이, 기판(100)상에 일반 영역(F1)과 분할영역(F2)으로 구성된 화소영역(P)을 정의한다.
- <84>      상기 화소영역(P)이 정의된 기판(100)상에 화소영역의 일측을 지나 연장된 게이트 배선(102)과, 상기 게이트 배선(102)과 연결된 게이트 전극(104)을 형성한다.
- <85>      동시에, 상기 분할 영역(F2)내에 지그재그 형상으로 주변전극(106)을 형성한다.
- <86>      즉, 서로 반대되는 대각선 방향으로 엇갈려 구성하되 서로 연결되도록 구성한다.
- <87>      다음으로, 상기 게이트 배선(102)과 게이트 전극(104)과 주변전극(106)이 형성된 기판(100)의 전면에 질화 실리콘( $\text{SiN}_x$ )과 산화 실리콘( $\text{SiO}_2$ )을 포함하는 무기절연물질 그룹 중 선택된 하나를 증착하여 게이트 절연막(108)을 형성한다.

- <88> 다음으로, 상기 게이트 절연막(108)의 상부에 순수 비정질 실리콘(a-Si:H)과 불순물이 포함된 비정질 실리콘(n+a-Si:H)을 증착하고 패터하여, 상기 게이트 전극 (104)상부에 반도체층(110)을 형성한다.
- <89> 상기 반도체층(110)은 이후 공정에서 형성될 데이터 배선 영역(D)으로 연장하여 형성한다.
- <90> 이때, 상기 게이트 전극 상부의 반도체층(110)중 하부의 순수 비정질 실리콘층을 액티브층(110a)이라 하고, 상부의 불순물 비정질 실리콘층을 오믹 콘택층(110b)이라 한다.
- <91> 다음으로, 도 6b에 도시한 바와 같이, 상기 반도체층(110)이 형성된 기판(100)의 전면에 텅스텐(W)과 크롬(Cr)과 몰리브덴(Mo)과 구리(Cu)를 포함하는 도전성 금속그룹 중 선택된 하나를 증착하고 패터하여, 상기 오믹 콘택층(110b)의 일측에 접촉하는 소스 전극(120)과 이와는 소정 간격 이격된 드레인 전극(122)과, 상기 소스 전극(120)과 접촉하는 데이터 배선(124)을 형성한다. 이때, 상기 데이터 배선(124)의 하부에는 앞서 형성한 반도체층(110)이 위치하게 된다.
- <92> 다음으로, 상기 소스 및 드레인 전극(120,122)과 데이터 배선(124)이 형성된 기판(100)의 전면에 벤조사이클로부텐(BCB)과 아크릴(acryl)계 수지(resin)를 포함하는 투명한 유기절연물질 그룹 중 선택된 하나를 도포하여 보호막(126)을 형성한다.
- <93> 상기 보호막(126)을 패터하여, 상기 드레인 전극(122)의 일부를 노출하는 드레인 콘택홀(128)을 형성한다.

- <94> 다음으로, 도 6c에 도시한 바와 같이, 상기 보호막(126)이 형성된 기판(100)의 전면에 인듐-틴-옥사이드(ITO)와 인듐-징크-옥사이드(IZO)를 포함하는 투명한 도전성금속 그룹 중 선택된 하나를 증착하고 패터하여, 상기 드레인 전극(122)과 접촉하면서 화소영역(P)에 구성된 화소전극(130)을 형성한다.
- <95> 이때, 상기 화소전극(130)의 하부에 위치하는 주변전극(106)에 대응하여 슬릿(S)을 구성하되, 지그재그 형상에서 동일한 각도로 기울어진 한쌍의 주변 전극 상부에만 이와 동일한 형상으로 슬릿(S)을 형성한다.
- <96> 상기 슬릿(S)이 형성되지 않은 주변전극에 대응하여 앞서 도 5에서 설명한 바와 같이, 상부기판에 이와 동일한 기울기로 구성된 유기막 패턴을 형성한다.
- <97> 전술한 바와 같은 공정으로 본 발명에 따른 광시야각 특성의 액정표시장치용 어레이기판을 제작할 수 있다.
- <98> 이하, 제 2 실시예를 통해 제 1 실시예의 변형예를 설명한다.
- <99> -- 제 2 실시예 --
- <100> 본 발명의 제 2 실시예는 분할 영역에 대응하여 가로방향의 슬릿을 구성하고, 슬릿의 하부에만 주변전극을 구성하는 것을 특징으로 한다.
- <101> 도 7은 본 발명의 제 2 실시예에 따른 광시야각 특성의 액정표시장치용 어레이기판의 한 화소를 확대한 확대 평면도이다.
- <102> 도시한 바와 같이, 기판(300)상에 소정의 비율로 분할영역(F2)과 일반영역(F1)으로 구성된 화소영역(P)을 정의한다.

- <103>      상기 화소영역(P)의 일측을 지나 연장된 게이트 배선(302)과, 이와는 평행하지 않은 화소영역(P)의 타측을 지나 상기 게이트 배선(302)과 수직하게 교차하여 연장된 데이터 배선(304)을 구성한다.
- <104>      상기 게이트 배선(302)과 데이터배선(304)의 교차지점에는 게이트 전극(306)과 액티브층(308)과 소스 전극(310)과 드레인 전극(312)을 포함하는 박막트랜지스터(T)를 구성한다.
- <105>      이때, 상기 소스 전극(310)은 "U"형상으로 구성하고, 상기 드레인 전극(312)은 상기 소스 전극(310)의 내부에서 이와는 소정간격 평행하게 이격되도록 구성한다.
- <106>      상기 분할영역(F2)에는 소정간격 이격하여 가로방향으로 형성된 가로전극(314a)과, 상기 가로전극(314a)을 하나로 연결하면서 데이터배선(304)의 하부에 일 방향으로 연장된 수직전극(314b)으로 구성된 주변전극(314)을 구성한다.
- <107>      상기 화소영역에는 상기 드레인 전극(312)과 접촉하는 화소전극(314)을 구성하되, 상기 가로전극(312a)에 대응하여 슬릿(S)을 구성하고, 상기 슬릿의 이격된 공간 마다 대응하는 상부기판(미도시)에는 각각 동일한 대각선 방향으로 유기막 패턴(402)을 형성한다.
- <108>      따라서, 상기 슬릿(S)과 유기막패턴(402)에 의해 상기 분할영역은 다수의 도메인으로 구성될 수 있다.
- <109>      이때, 화소영역(P)의 상부와 하부에 정의되는 영역은 각각 게이트 배선(302)과 화소영역(P)으로 연장된 드레인 전극(312)이 주변전극의 역할을 한다.

<110>        전술한 제 1 실시예와 제 2 실시예를 통해 본 발명에 따른 광시야각 특성 및 고개구율 특성을 가지는 액정표시장치를 제작할 수 있다.

**【발명의 효과】**

<111>        본 발명에 따른 광시야각 특성을 가진 액정표시장치는 화소영역의 일부만을 분할영역으로 정의하고, 이 부분에만 슬릿패턴과 유기막 패턴과 주변전극을 배치한다.

<112>        그리고, 상기 분할영역을 제외한 영역들은 상기 구성들을 생략하여 구성할 수 있기 때문에 고개구율 및 광시야각을 달성할 수 있는 효과가 있다.

**【특허청구범위】****【청구항 1】**

서로 이격하여 구성되고 분할영역과 일반영역으로 구성된 화소영역이 정의된 기판과;

상기 기판 상에 상기 화소영역의 일 측을 따라 연장된 게이트 배선과, 상기 게이트 배선과 수직하게 구성된 데이터 배선과;

상기 화소영역의 일 측에 위치하고, 게이트 전극과 액티브층과 소스 전극과 드레인 전극을 포함하는 박막트랜지스터와;

상기 분할영역 상에 구성된 주변전극과;

상기 드레인 전극과 접촉하면서 상기 화소영역에 위치하고, 상기 적어도 하나의 주변전극 부분에 대응하여 슬릿이 구성된 화소전극을 포함하는 액정표시장치용 어레이기판.

**【청구항 2】**

제 1 항에 있어서,

상기 주변전극은 지그재그 형상인 액정표시장치용 어레이기판.

**【청구항 3】**

제 2 항에 있어서,

상기 슬릿은 상기 지그재그 형상 중 대각선 방향으로 구성된 부분에 대응하여 구성된 액정표시장치용 어레이기판.

**【청구항 4】**

제 1 항에 있어서,

상기 드레인 전극은 화소영역의 가로방향으로 연장되어 구성된 액정표시장치용 어레이기판.

**【청구항 5】**

제 1 항에 있어서,

상기 소스전극은 "U"형상이고, 상기 드레인 전극은 소스 전극 내에 이와 이격되어 구성된 막대 형상인 액정표시장치용 어레이기판.

**【청구항 6】**

제 1 항에 있어서,

상기 분할 영역은 전기장 왜곡방향이 서로 대칭되는 영역(2도메인 영역)으로 구성된 액정표시장치용 어레이기판.

**【청구항 7】**

제 1 항에 있어서,



상기 게이트 배선은 상기 일반영역에서 발생하는 전계의 왜곡수단인 액정표시장치용 어레이기판.

**【청구항 8】**

기판 상에 분할영역과 일반영역으로 구성된 화소영역을 정의하는 단계와;

상기 기판 상에 상기 화소영역의 일 측을 따라 연장된 게이트 배선과, 상기 게이트 배선과 수직하게 구성된 데이터 배선을 형성하는 단계와;

상기 화소영역의 일 측에 위치하고, 게이트 전극과 액티브층과 소스 전극과 드레인 전극을 포함하는 박막트랜지스터를 형성하는 단계와;

상기 분할영역에 대응하여, 주변전극을 형성하는 단계와;

상기 드레인 전극과 접촉하면서 상기 화소영역에 위치하고, 상기 적어도 하나의 주변전극 부분에 대응하여 슬릿이 구성된 화소전극을 형성하는 단계를 포함하는 액정표시장치용 어레이 기판 제조방법.

**【청구항 9】**

서로 이격 하여 구성되고 분할영역과 일반영역으로 구성된 화소영역이 정의된 제 1 및 제 2 기판과;

상기 제 1 기판 상에 상기 화소영역의 일 측을 따라 연장된 게이트 배선과, 상기 게이트 배선과 수직하게 구성된 데이터 배선과;

상기 화소영역의 일 측에 위치하고, 게이트 전극과 액티브층과 소스 전극과 드레인 전극을 포함하는 박막트랜지스터와;

상기 분할영역에 대응하여 구성된 주변전극과;

상기 드레인 전극과 접촉하면서 상기 화소영역에 위치하고, 상기 적어도 하나의 주변전극 부분에 대응하여 슬릿이 구성된 화소전극과;

상기 제 2 기판 상에 구성된 블랙매트릭스와;

상기 화소영역에 대응하여 구성된 컬러필터와;

상기 컬러필터의 상부에 구성된 공통전극과;

상기 공정 전극의 상부에 구성되고, 상기 슬릿이 구성되지 않은 주변전극에 대응하여 상기 분할영역의 둘레에 구성된 유기막 패턴을 포함하는 액정표시장치.

#### 【청구항 10】

제 9 항에 있어서,

상기 드레인 전극은 화소영역의 가로방향으로 연장되어 구성된 액정표시장치.

#### 【청구항 11】

제 9 항에 있어서,

상기 소스전극은 "U"형상이고, 상기 드레인 전극은 소스 전극 내에 이와 이격되어 구성된 막대 형상인 액정표시장치.

**【청구항 12】**

제 9 항에 있어서,

상기 분할 영역은 전기장 왜곡방향이 서로 대칭되는 영역(2도메인 영역)으로 구성된 액정표시장치.

**【청구항 13】**

제 9 항에 있어서,

상기 게이트 배선은 상기 일반영역에서 발생하는 전계 왜곡수단인 액정표시장치.

**【청구항 14】**

서로 이격 하여 구성된 제 1 및 제 2 기판에 분할영역과 일반영역으로 구성된 화소 영역을 정의하는 단계와;

상기 제 1 기판 상에 상기 화소영역의 일 측을 따라 연장된 게이트 배선과, 상기 게이트 배선과 수직하게 제 2 데이터 배선을 형성하는 단계와;

상기 화소영역의 일 측에 위치하고, 게이트 전극과 액티브층과 소스 전극과 드레인 전극을 포함하는 박막트랜지스터를 형성하는 단계와;

상기 분할영역에 대응하여 주변전극을 형성하는 단계와;

상기 드레인 전극과 접촉하면서 상기 화소영역에 위치하고, 상기 적어도 하나의 주변전극 부분에 대응하여 슬릿이 구성된 화소전극을 형성하는 단계와;

상기 제 2 기판 상에 블랙매트릭스를 형성하는 단계와;

상기 화소영역에 대응하여 컬러필터를 형성하는 단계와;

상기 컬러필터의 상부에 공통전극을 형성하는 단계와;

상기 공통 전극의 상부에 구성되고, 상기 슬롯이 구성되지 않은 주변전극에 대응하여 상기 분할영역의 둘레에 유기막 패턴을 형성하는 단계를 포함하는 액정표시장치 제조 방법.

【청구항 15】

제 14 항에 있어서,

상기 드레인 전극은 화소영역의 가로방향으로 연장되어 형성된 액정표시장치 제조 방법.

【청구항 16】

제 14 항에 있어서,

상기 소스전극은 "U"형상이고, 상기 드레인 전극은 소스 전극 내에 이와 이격되어 구성된 막대 형상인 액정표시장치 제조방법.

【청구항 17】

제 14 항에 있어서,

상기 분할 영역은 전기장 왜곡방향이 서로 대칭되는 영역(2도메인 영역)으로 구성된 액정표시장치 제조방법.

## 【청구항 18】

제 14 항에 있어서,

상기 게이트 배선은 상기 일반영역에서 발생하는 전계 왜곡수단인 액정표시장치 제조방법.

## 【청구항 19】

서로 이격 하여 구성되고 분할영역과 일반영역으로 구성된 화소영역이 정의된 제 1 및 제 2 기판과;

상기 제 1 기판 상에 상기 화소영역의 일 측을 따라 연장된 게이트 배선과, 상기 게이트 배선과 수직하게 구성된 데이터 배선과;

상기 화소영역의 일 측에 위치하고, 게이트 전극과 액티브층과 소스 전극과 드레인 전극을 포함하는 박막트랜지스터와;

상기 분할영역에 대응하여, 가로방향으로 이격하여 구성된 가로 전극과, 가로 전극을 하나로 연결하면서 상기 데이터 배선의 하부에서 일방향으로 연장된 수직전극으로 구성된 주변전극과;

상기 드레인 전극과 접촉하면서 상기 화소영역에 위치하고, 상기 가로전극에 대응하여 슬릿이 구성된 화소전극과;

상기 제 2 기판 상에 구성된 블랙매트릭스와;

상기 화소영역에 대응하여 구성된 컬러필터와;

상기 컬러필터의 상부에 구성된 투명한 공통전극과;

상기 공통전극 상부에 구성되고, 상기 슬릿패턴의 이격된 영역 마다 대응되어 동일한 대각선 방향으로 구성된 유기막 패턴;  
을 포함하는 액정표시장치.

**【청구항 20】**

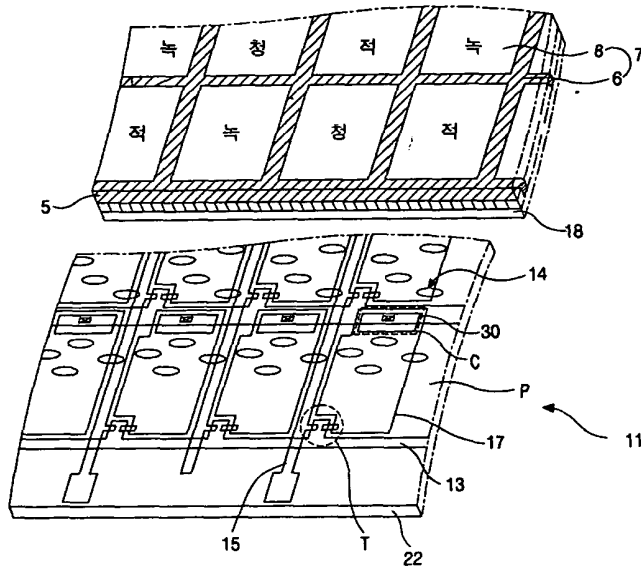
제 19 항에 있어서,  
상기 분할 영역은 전기장 왜곡방향이 서로 대칭되는 영역(2도메인 영역)으로 구성된 액정표시장치.

**【청구항 21】**

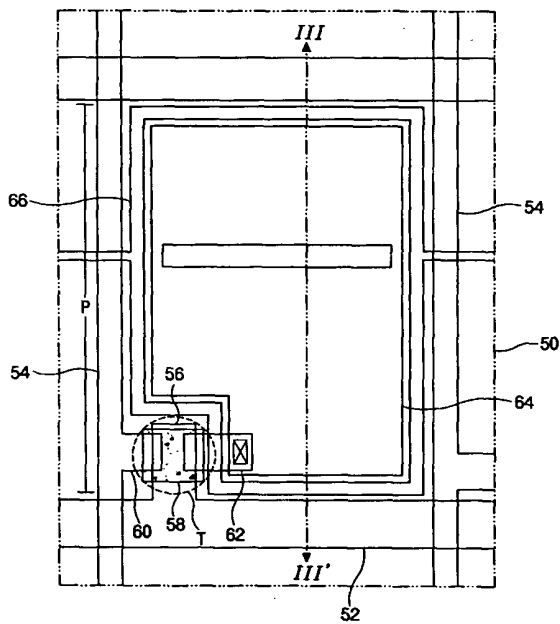
제 17 항에 있어서,  
상기 게이트 배선은 상기 일반영역에서 발생하는 전계분포의 왜곡수단인 액정표시장치.

【도면】

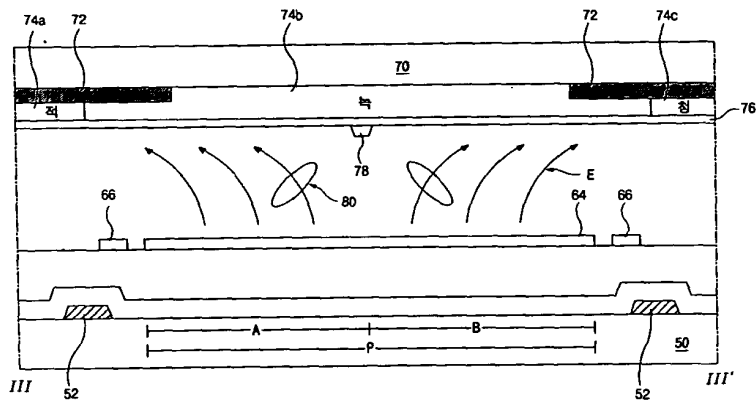
【도 1】



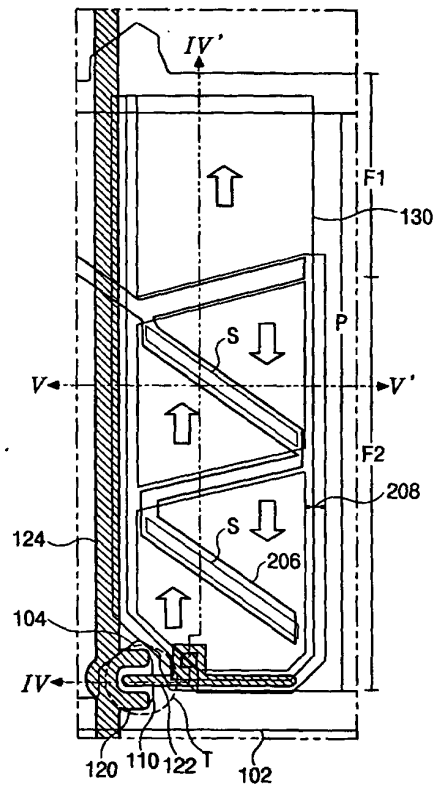
【도 2】



【도 3】

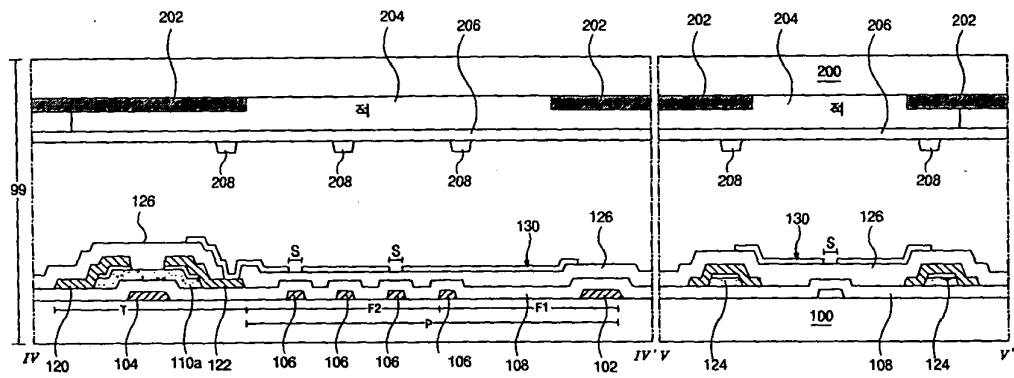


【도 4】

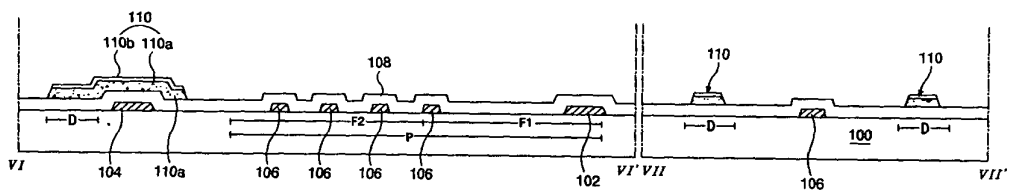




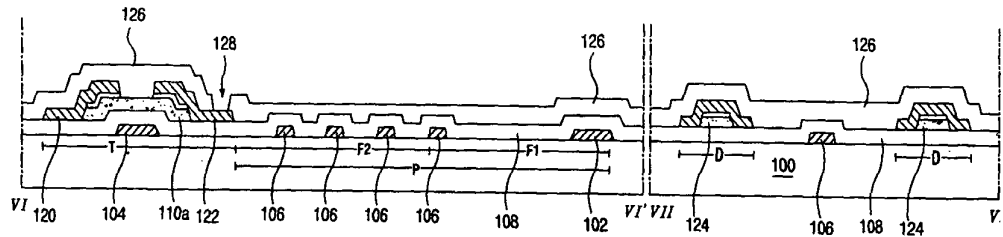
【도 5】



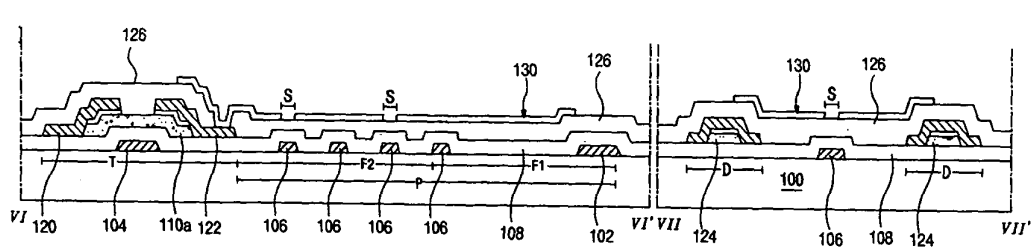
【도 6a】



【도 6b】



【도 6c】





1020020088288

출력 일자: 2003/4/3

【도 7】

